

Ficha 1 (permanente)

Disciplina: Microeletrônica I						Código: TE351	
Natureza: (X) Obrigatória () Optativa			(X) Semestral () Anual () Modular				
Pré-requisito: -		Co-requisito: -		Modalidade: (X) Presencial () Totalmente EaD ()..... % EaD*			
CH Total: 60	Padrão (PD): 30	Laboratório (LB): 30	Campo (CP): 0	Estágio (ES): 0	Orientada (OR): 0	Prática Específica (PE): 0	
CH semanal: 4							
EMENTA (Unidade Didática)							
<p>Conceituação sobre integração de circuito. Impacto do uso da tecnologia VLSI. Considerações econômicas e de tempo de obtenção do dispositivo. Dispositivos programáveis: PLD, PAL, FPGA. Metodologia de Projeto. Linguagens de descrição de hardware. Integração C++ com HDL. Programação completa de um dispositivo.</p>							
Chefe de Departamento ou Unidade equivalente:				Prof. Dr. Edson José Pacheco CHEFE DO DEPTO. DE ENG. ELÉTRICA Matrícula UFPR 203162			
Assinatura:							