

## FICHA2 - PLANO DE ENSINO

CÓDIGO: <b>TE332</b>	DISCIPLINA: <b>LABORATÓRIO DE ELETRÔNICA ANALÓGICA II</b>				TURMA: <b>NB</b>	
NATUREZA: <b>Obrigatória</b>		REGIME: <b>Semestral</b>		MODALIDADE: <b>Presencial</b>		
CH TOTAL: <b>30h</b>		CH SEMANAL: <b>2h</b>	CH Prática como Componente Curricular (PCC): <b>0h</b>		CH Atividade Curricular de Extensão (ACE): <b>0h</b>	
Padrão (PD): <b>0h</b>	Laboratório (LB): <b>30h</b>	Campo (CP): <b>0h</b>	Orientada (OR): <b>0h</b>	Estágio (ES): <b>0h</b>	Prática Específica (PE): <b>0h</b>	Estágio de Formação Pedagógica (EFP): <b>0h</b>
FICHA 2 PREENCHIDA PELO DOCENTE: <b>MARCELO DE SOUZA</b>						

### EMENTA

Atividades práticas versando sobre os seguintes temas. Resposta em frequência de amplificadores. Amplificadores operacionais: resposta em frequência, não-linearidades, não-idealidades. Realimentação. Amplificadores diferenciais, osciladores. Amplificadores de potência. Amplificadores com múltiplos estágios. Filtros ativos.

### PROGRAMA

Introdução. Revisão de eletrônica básica. Portas lógicas CMOS. Aula prática introdutória. Circuito de amostragem e retenção. Espelhos de corrente. Referências de tensão e amplificadores diferenciais. Comparadores e referências de corrente. Circuitos digitais. Conversor analógico-digital.

### OBJETIVO GERAL

Capacitar o estudante a analisar e projetar circuitos eletrônicos fundamentais.

### OBJETIVOS ESPECÍFICOS

O estudante deverá ser capaz de analisar o comportamento e projetar diferentes topologias de amplificadores de pequenos sinais e circuitos não-lineares a base de MOSFETs usando ferramentas de projeto e simulação de circuitos eletrônicos.

### PROCEDIMENTOS DIDÁTICOS

Breves exposições teóricas utilizando projetor multimídia e quadro.

Aulas práticas de projeto e simulação de circuitos eletrônicos no laboratório de computadores.



## FORMAS DE AVALIACAO

O projeto deverá ser realizado individualmente ou em duplas. A avaliação será feita por meio de 6 relatórios referentes às etapas do projeto e pelo teste do circuito final. A primeira equipe a entregar um circuito funcional conforme os critérios estabelecidos receberá nota 100. A equipe que apresentar o circuito com o melhor desempenho entre todos da turma também receberá nota 100. A média final para os estudantes que não se enquadrarem nestas condições será a média aritmética das 7 notas obtidas.

Caso, o professor observe ocorrências de plágio nos relatórios, será atribuída nota zero aos alunos na disciplina.

Serão aprovados os estudantes com média final igual ou superior a 50, desde que alcancem a frequência mínima de 75% da carga horária da disciplina, não cabendo exame final, conforme art. 100 da resolução 37/97 do CEPE.

## BIBLIOGRAFIA BÁSICA

1. RAZAVI, Behzad. Fundamentos de microeletrônica. Rio de Janeiro: LTC, 2010. 728p., il. Inclui referências e índice. ISBN 9788521617327 (broch.).
2. SEDRA, Adel S; SMITH, Kenneth C. Microeletrônica. 5. ed. São Paulo: Pearson / Prentice Hall, c2007. xiv, 848 p., il. Inclui bibliografia e indice. ISBN 9788576050223 (broch.).
3. BOYLESTAD, Robert L.; NASHELSKY, Louis. Dispositivos eletrônicos e teoria de circuitos. 8. ed. São Paulo: Pearson Education do Brasil, c2004. xviii, 672p., il., tabs. Apêndice. ISBN 8587918222 (Broch.).

## BIBLIOGRAFIA COMPLEMENTAR

1. RAZAVI, Behzad. Fundamentos de microeletrônica. Rio de Janeiro: LTC, 2010. 728p., il. Inclui referências e índice. ISBN 9788521617327 (broch.).
2. SEDRA, Adel S; SMITH, Kenneth C. Microeletrônica. 5. ed. São Paulo: Pearson / Prentice Hall, c2007. xiv, 848 p., il. Inclui bibliografia e indice. ISBN 9788576050223 (broch.).
3. BOYLESTAD, Robert L.; NASHELSKY, Louis. Dispositivos eletrônicos e teoria de circuitos. 8. ed. São Paulo: Pearson Education do Brasil, c2004. xviii, 672p., il., tabs. Apêndice. ISBN 8587918222 (Broch.).

