

FICHA2 - PLANO DE ENSINO

CÓDIGO: TE351	DISCIPLINA: MICROELETRÔNICA I				TURMA: DA	
NATUREZA: Obrigatória ou Optativa		REGIME: Semestral		MODALIDADE: Presencial		
CH TOTAL: 60h		CH SEMANAL: 0h	CH Prática como Componente Curricular (PCC): 0h		CH Atividade Curricular de Extensão (ACE): 0h	
Padrão (PD): 30h	Laboratório (LB): 30h	Campo (CP): 0h	Orientada (OR): 0h	Estágio (ES): 0h	Prática Específica (PE): 0h	Estágio de Formação Pedagógica (EFP): 0h
FICHA 2 PREENCHIDA PELO DOCENTE: SIBILLA BATISTA DA LUZ FRANCA						

EMENTA

Conceituação sobre integração de circuito. Impacto do uso da tecnologia VLSI. Considerações econômicas e de tempo de obtenção do dispositivo. Dispositivos programáveis: PLD, PAL, FPGA. Metodologia de Projeto. Linguagens de descrição de hardware. Integração C++ com HDL. Programação completa de um dispositivo.

PROGRAMA

Introdução ao processo de fabricação de circuitos integrados. Desafios tecnológicos da integração de circuitos. Impacto econômico e industrial do uso de tecnologias VLSI (Very Large Scale Integration). Dispositivos lógicos programáveis: PLD, PAL, FPGA – fundamentos e aplicações. Metodologia de projeto de circuitos lógicos utilizando linguagens de descrição de hardware (HDL). Integração C++ com HDL. Estudo do kit de desenvolvimento NEXYS2. Estudo da plataforma de simulação de circuitos lógicos ISE – Xilinx. Simulações e práticas de laboratório envolvendo a programação de dispositivos lógicos (FPGA). Projetos aplicativos.

OBJETIVO GERAL

O aluno deverá estar apto a desenvolver um circuito digital, implementado em um dispositivo lógico programável, utilizando uma linguagem de descrição de hardware.

OBJETIVOS ESPECÍFICOS

Adquirir conhecimento sobre dispositivos lógicos programáveis e diferenciar os diferentes tipos. Analisar a especificação de um sistema eletrônico digital e realizar a síntese, em linguagem HDL, do circuito de forma a atingir a aplicação desejada. Avaliar as possíveis otimizações no circuito visando a redução do número de unidades lógicas a serem utilizadas.



PROCEDIMENTOS DIDÁTICOS

A disciplina será desenvolvida mediante aulas expositivo-dialogadas onde serão abordados os conceitos teóricos e princípios de funcionamento dos dispositivos lógicos programáveis. A assimilação deste conteúdo será reforçada pelo desenvolvimento de práticas de laboratório (programação em linguagem VHDL), bem como projeto aplicativo. Serão utilizados os seguintes recursos: quadro branco, computador, projetor multimídia, softwares específicos e kit de desenvolvimento (FPGA).

FORMAS DE AVALIACAO

Os alunos serão avaliados através de avaliações formais escritas e trabalhos.

A nota final será calculada pela média ponderada das atividades realizadas, conforme apresentado abaixo:

- Média aritmética das notas obtidas nas avaliações individuais (40% da nota final);
- Média aritmética das notas obtidas nas práticas semanais de laboratório, mediante apresentação e entrega de relatório (30% da nota final);
- Nota obtida no projeto aplicativo, mediante apresentação e entrega de relatório (30% nota final).

Informações Complementares:

- Os grupos para as práticas semanais e para o projeto aplicativo comportarão no máximo 2 alunos;
- As atividades práticas semanais e o projeto aplicativo darão origem a um relatório de desenvolvimento e a uma apresentação de funcionalidade do circuito.
- Todos os membros do grupo devem comparecer nas apresentações das atividades.
- Não serão aceitas apresentações de atividades atrasadas ou relatórios atrasados.

BIBLIOGRAFIA BÁSICA

- 1) PEDRONI, Volnei A. Eletrônica Digital Moderna e VHDL. Rio de Janeiro: Elsevier, c2010. 619p., il.
- 2) PEDRONI, V. Circuit Design and Simulation with VHDL. 2nd ed. Cambridge, MA: The MIT Press, 2010. xix, 608 p.
- 3) TOCCI, Ronald J. Sistemas Digitais: princípios e aplicações. 11. ed. São Paulo: Pearson, c2011. xx, 817 p., il.

BIBLIOGRAFIA COMPLEMENTAR

- 1) ASHENDEN, Peter J. Digital Design: An Embedded Systems Approach Using VHDL. Amsterdam: Elsevier/Morgan Kaufmann Pub., c2008. xx, 573 p., il.



- 2) D'MORE, Roberto. VHDL: Descrição e Síntese de Circuitos Digitais. Rio de Janeiro: Livros Técnicos e Científicos, c2005. xiii, 259 p., il.
- 3) ASHENDEN, Peter J. The designer's guide to VHDL. 3. ed. Amsterdam; Burlington: Elsevier/Morgan Kaufmann Pub., c2008. xxii, 909 p., il.
- 4) HWANG, Enoch O. Digital Logic and Microprocessor Design with VHDL. Toronto: Thomson, 2006. 588 p., il.
- 5) HEXSEL, Roberto A. Sistemas Digitais e microprocessadores. Curitiba: Ed. UFPR, 2012. 304 p., il.

