

❶ ELETRÔNICA ANALÓGICA II - DA (TE329)

[Informações](#)[Ementa](#)[Bibliografia](#)[Alunos - Solicitações](#)[Ocupação](#)[Alunos - Matriculados](#)[Encontros](#)[Documentos](#)[Ficha 2](#)[Extensão](#)

Ficha 2 - ANDRÉ AUGUSTO MARIANO

Programa

Revisa?o de eletro?nica anal?gica I. Amplificadores de mu?ltiplos esta?gios. Amplificadores diferenciais. Espelhos de corrente. Amplificadores com carga ativa. Amplificadores operacionais de tensa?o. Amplificadores operacionais de transcondut?ncia. Refere?ncias de tensa?o. Introduc?a?o a filtros. Ressona?ncia. Filtros de primeira ordem. Filtros biquadra?ticos. Filtros ativos usando integrador com amp-op. Filtros ativos usando integrador Gm-C. Filtros com capacitores chaveados. Resposta em frequ?ncia de amplificadores. Aproximac?o?es de filtros. S?ntese de filtros. Introduc?a?o a realimentac?a?o negativa. Realimentac?a?o tensa?o-tensa?o. Realimentac?a?o corrente-corrente. Realimentac?a?o corrente-tensa?o. Realimentac?a?o tensa?o-corrente. Estabilidade de amplificadores. Casamento de impedit?ncias. Par?metros de redes. Ganhos de pote?ncia. Me?tricas de distorc?a?o. Estabilidade. Rui?do em amplificadores. Amplificadores de baixo rui?do. Introduc?a?o a amplificadores de pote?ncia. Excusa?o de sinal em amplificadores de pote?ncia. Classes de amplificadores de pote?ncia. Topologias de amplificadores de pote?ncia. Osciladores. Misturadores.

Objetivo geral

Capacitar o estudante a analisar e projetar circuitos eletrônicos como amplificadores, osciladores e filtros.

Objetivos específicos

O estudante devera? ser capaz de analisar o comportamento de diferentes topologias de amplificadores de pequenos sinais e amplificadores de pote?ncia, em termos de me?tricas como ganho, imped?ncia de entrada, imped?ncia de sa?da e linearidade e de projetar amplificadores com estas caracter?sticas. O estudante devera? ainda ser capaz de analisar e projetar filtros ativos e osciladores realizados com transistores bipolares ou MOSFETs.

Procedimentos didáticos

A disciplina ser? desenvolvida mediante aulas expositiva-dialogadas, onde ser?o apresentados os conte?udos chaves a fim de direcionar os estudantes no aprofundamento dos temas. Visando reforçar a assimila?o dos conte?udos, ser?o propostas atividades de aprofundamento (discuss?o e resolu?o de problemas, cria?o de material did?tico colaborativo). Todas as etapas do percurso de aprendizagem est?o detalhadas em atividades e roteiros que ser?o fornecidos durante o curso.

Formas de avaliação

- A **Média Parcial (mparcial)** será uma composição das notas obtidas nas atividades de aprofundamento e nas provas escritas, com o seguinte peso:
 - Média Aritmética das notas obtidas nas atividades de aprofundamento: 40% da *mparcial*
 - Média Aritmética das notas obtidas nas provas escritas: 60% da *mparcial*
 - Atividades entregues fora do prazo são penalizadas com a perda de 20% da nota.
 - A **Média Parcial (mparcial)** será calculada pela média ponderada das notas obtidas nas atividades propostas.
 - A partir do cálculo da **Média Parcial (mparcial)**, tem-se os participantes **Aprovados por média** no caso de *mParcial*?70 e a **Média Final (mfinal)** terá o mesmo valor da **Média Parcial (mparcial)**.
 - Os participantes cuja **Média Parcial (mparcial)** seja inferior a 70 porém igual ou superior a 40 farão **exame final** com o conteúdo de todo o semestre, ao qual será atribuída uma **nota (nEF)** entre zero e 100. Neste caso a **Média Final (mfinal)** será obtida através da média aritmética entre a **Média Parcial (mparcial)** e a **nota (nEF)**.
 - Participantes cuja **Média Parcial (mparcial)** for inferior a 40 serão considerados **REPROVADOS**, sem direito ao Trabalho Extra.

A frequência mínima para aprovação deve ser maior ou igual a 75%

Bibliografia básica

RAZAVI, Behzad. Fundamentos de microeletrônica. Rio de Janeiro: LTC, 2010. 728p., il. Inclui referências e índice. ISBN 9788521617327 (broch.).

SEDRA, Adel S; SMITH, Kenneth C. Microeletronica. 5. ed. São Paulo: Pearson / Prentice Hall, c2007. xiv, 848 p., il. Inclui bibliografia e índice. ISBN 9788576050223 (broch.).

BOYLESTAD, Robert L.; NASHELSKY, Louis. Dispositivos eletro?nicos e teoria de circuitos. 8. ed. São Paulo: Pearson Education do Brasil, c2004. xviii, 672p., il., tabs. Apendizices. ISBN 8587918222 (Broch.).

Bibliografia complementar

Richard C. Jaeger, Travis N. Blalock , Microelectronic circuit design ? 4th ed. McGraw-Hill, 2011.

HORENSTEIN, Mark N. Microeletronica circuitos & dispositivos. Rio de Janeiro: Prentice-Hall do Brasil, 1996. xv, 689 p., il. Inclui bibliografia e índice. ISBN 8570540485 (broch.).

MILLMAN, Jacob; GRABEL, Arvin. Microelectronica. 2. ed. Lisboa: McGraw-Hill, 1991-1992. 2v. (1134 p.), il. Inclui bibliografia e apêndices. LUDWIG, Reinhold; BRETCHEKO, Pavel. RF circuit design: theory and applications. Upper Saddle River, NJ: Prentice-Hall, c2000. xiv, 642 p., il, + CD-ROM. Inclui referencias bibliográficas e índice. ISBN 0130953237 (enc.).

GRAY, Paul R.; MEYER, Robert G. Analysis and design of analog integrated circuits. 3rd. ed. New York: J. Wiley, c1993. 792p., il. ISBN 0471574953 (enc.).