**MODELO DE PLANO DE ENSINO**

**FICHA No 2 (variável)**

|  |  |  |
| --- | --- | --- |
| Disciplina: Eletrônica Aplicada I | | Código: TE228 |
| Natureza: ( X ) obrigatória ( ) optativa | Semestral ( X ) Anual ( ) Modular ( ) | |
| Pré-requisito: Não tem | Co-requisito: Não tem | |
| Modalidade: ( X ) Presencial ( ) EaD ( ) 20% EaD | | |
| C.H. Semestral Total: 60 aulas  C.H. Anual Total:  C.H. Modular Total:  PD: 60 LB: 00 CP: 00 ES: 00 OR: 00  C.H. Semanal: 4 aulas | | |
| **EMENTA (Unidades Didáticas)**  Filtros. Osciladores. Amplificadores transistorizados. Conceitos e aplicações lineares e não lineares com Amplificadores Operacionais. Resposta em freqüência de amplificadores. Circuitos quasi-lineares. Circuitos não-lineares. Dispositivos de aplicação específica. | | |
| PROGRAMA (itens de cada unidade didática) 1. Fontes lineares  2. Conceitos e aplicações lineares com Amplificadores Operacionais  3. Conceitos e aplicações não lineares com Amplificadores Operacionais  4. Amplificadores transistorizados  5. Resposta em frequência  6. Osciladores senoidais  7. Filtros passa-alta, passa-faixa, passa-baixa e rejeita-faixa  8. Circuitos quase lineares  9. Dispositivos de aplicação específica | | |
| **OBJETIVO GERAL**  **O aluno deverá ser capaz de analisar e desenvolver projetos de osciladores, amplificadores, multivibradores, aplicações de amplificadores operacionais, circuitos lineares e não lineares.**  **OBJETIVO ESPECÍFICO**  Conhecer os principais componentes utilizados em eletrônica analógica, realizar projetos de circuitos eletrônicos para tratamento de sinais analógicos, poder localizar defeitos em circuitos e equipamentos, conhecer a teoria de filtros e osciladores. | | |
| **PROCEDIMENTOS DIDÁTICOS**  Aula expositiva utilizando quadro e projetor.  Exercícios em sala de aula. | | |

continuação

PLANO DE ENSINO

FICHA No 2 (variável)

|  |
| --- |
| **FORMAS DE AVALIAÇÃO**  Duas provas individuais sem consulta. 1ª prova: 29/05/13. Itens 1 a 4. 2ª prova: 23/07/13. Itens 5 a 9. Segunda chamada (1º e 2º Bimestres): 24/07/13. Exame Final: 06/08/13). Itens 1 a 9.).  A nota final é a média aritmética das duas provas. |
| **BIBLIOGRAFIA BÁSICA (3 títulos)**  CRUZ, Eduardo César Alves; CHOUERI JR., Salomão. **Eletrônica Aplicada**. Editora: Érica. 2ª Ed. 304 pp.  BOYLESTAD, Robert L.; NASHELSKY Louis. **Dispositivos eletrônicos e teoria de circuitos**. Editora Pearson Education do Brasil. 8ª Ed. 2004.  MILLMAN, Jacob; HALKIAS, Christos C. **Eletrônica. Dispositivos e Circuitos**. Editora McGraw-Hill. 2ª Ed. 1981.  **BIBLIOGRAFIA COMPLEMENTAR (2 títulos)**  MALVINO, Albert Paul. **Eletrônica**. Vol. 2. Editora Makron Books. 4ª Ed. São Paulo. 1997.  URBANETZ JR, Jair; MAIA, José da Silva. **Eletrônica Aplicada**. Editora Base Editorial,176 pp. |
| **Professor da Disciplina: Rogers Demonti**  **Assinatura: \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**  **Chefe de Departamento: Prof. Eduardo Parente Ribeiro**  **Assinatura: \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_** |

Legenda:

Conforme Resolução 15/10-CEPE: PD- Padrão LB – Laboratório CP – Campo ES – Estágio OR - Orientada